



**Università  
degli Studi  
di Ferrara**



BORSA DI STUDIO  
**Infineon**  
**Elettronica per ICT**

Anno Accademico 2023/2024

L'Università degli Studi di Ferrara, in collaborazione con Infineon Technologies Italia S.r.l., bandisce un concorso per l'assegnazione di due borse di studio per l'anno accademico 2023/2024, al fine di agevolare studentesse e studenti meritevoli nel prosieguo degli studi con la Laurea Magistrale della Classe LM-29 in "Ingegneria Elettronica per l'ICT".

## **Destinatari**

Le borse di studio sono riservate a studentesse e studenti di cittadinanza italiana o straniera, che abbiano effettuato la pre-immatricolazione al primo anno del corso di Laurea della Classe LM-29 in "Ingegneria Elettronica per ICT" presso l'Ateneo di Ferrara per l'anno accademico 2023/2024.

Le candidate e i candidati devono essere in possesso di una Laurea di primo livello appartenente alla classe L-8 (Ingegneria dell'Informazione) o in un ambito considerato affine a giudizio della Commissione, conseguito presso un'Università italiana o estera negli anni accademici 2021/2022 o 2022/2023 entro e non oltre il 31 dicembre 2023

## **Incompatibilità**

Le borse di studio non possono essere cumulate con la borsa di studio regionale assegnata per gli anni accademici 2023/2024 e 2024/2025.

Se le studentesse vincitrici o gli studenti vincitori risultassero anche assegnatari di borsa di studio regionale (o di altro contributo analogo fiscalmente) in uno o entrambi gli anni accademici indicati, saranno chiamati ad optare per uno solo dei due benefici.

## **Domanda**

La domanda di partecipazione deve essere compilata entro e non oltre **l'8 gennaio 2024**, esclusivamente collegandosi all'indirizzo <https://modulistica.unife.it/studenti/borsa-infineon>. Tutti gli allegati richiesti dalla procedura online sono obbligatori, a pena di esclusione dal concorso.

Non sono accettate domande presentate in altro modo.

La documentazione da allegare alla domanda, a pena di esclusione dalla selezione, è la seguente:

- autocertificazione di Laurea di primo livello, con votazione finale ed elenco esami sostenuti durante tale carriera, con relativa votazione
- copia del Curriculum vitae et studiorum (si raccomanda il formato Europass)
- piano degli studi selezionato per la Laurea Magistrale della Classe LM-29 in "Ingegneria Elettronica per l'ICT"
- lettera di motivazioni della candidata o del candidato sulla scelta del piano degli studi scelto all'interno della Laurea Magistrale della Classe LM-29 in "Ingegneria Elettronica per l'ICT" (massimo una cartella di 1800 caratteri, spazi compresi)

## **Commissione**

Le borse di studio sono assegnate in base al giudizio insindacabile espresso da una Commissione nominata dal Magnifico Rettore, composta da due docenti dell'Università degli Studi di Ferrara, da un rappresentante di Infineon Technologies Italia S.r.l. e dal Responsabile del procedimento amministrativo (o da un suo delegato) in funzione di segretario verbalizzante.

## **Graduatoria**

I criteri di valutazione sono di seguito elencati, in ordine di preferenza:

1. piano di studi scelto per la Laurea Magistrale della Classe LM-29 in “Ingegneria Elettronica per ICT”
2. voti del percorso di Laurea di primo livello e relativa votazione finale
3. curriculum vitae et studiorum

Sarà stilata una graduatoria da utilizzare per un eventuale scorrimento, in caso di mancato perfezionamento dell'immatricolazione presso l'Ateneo di Ferrara nell'anno accademico 2023/2024, o di rinuncia alla borsa.

La Commissione si riserva il diritto di non assegnare le borse di studio, se a suo insindacabile giudizio nessuna candidatura viene ritenuta meritevole.

## **Importo**

L'importo di ciascuna borsa di studio è di **5.000,00 euro**, onnicomprensivo degli oneri a carico dell'Ente (I.R.A.P.) e al lordo delle ritenute previdenziali di Legge, e sarà erogato in due tranches di 2.500,00 euro ciascuna.

L'erogazione della prima tranche è vincolata al perfezionamento dell'iscrizione al corso di Laurea Magistrale nella Classe LM-29 in “Ingegneria Elettronica per l'ICT” presso l'Università degli Studi di Ferrara per l'anno accademico 2023/2024.

L'erogazione della seconda tranche è vincolata al perfezionamento dell'iscrizione al medesimo corso di Laurea Magistrale per l'anno accademico 2024/2025 e al conseguimento di almeno 30 crediti ECTS entro e non oltre il 30 settembre 2024. Non vengono considerati i crediti relativi a singoli moduli, esami parziali o da riconoscimento per attività svolte al di fuori del corso di Laurea Magistrale d'iscrizione.

## **Comunicazioni**

Le vincitrici o i vincitori sono avvisati via raccomandata A/R o mediante Posta Elettronica Certificata (PEC) e sostengono una breve presentazione in videoconferenza con Infineon Technologies Italia S.r.l., hanno la possibilità di visitare personalmente l'azienda e di svolgere in collaborazione con essa la propria tesi di laurea magistrale.

Tutte le partecipanti e i partecipanti sono avvisati all'indirizzo e-mail indicato nella domanda di partecipazione, relativamente all'esito della selezione.

## **Responsabile del procedimento amministrativo**

Ai sensi di quanto disposto dall'art. 5 della Legge 7 agosto 1990 n. 241, il responsabile del procedimento amministrativo, di cui al presente bando, è il Dott. Mattia Giacomelli – Università degli Studi di Ferrara - Responsabile Ufficio Diritto allo Studio studentesse e studenti.

## **Trattamento dei dati personali**

Le informazioni sul trattamento dei dati personali forniti con la domanda di partecipazione al bando sono pubblicate all'indirizzo <http://www.unife.it/it/ateneo/protezione-dati-personali>

Per ogni informazione contattare il Servizio SOS all'indirizzo info: <https://php.unife.it/sos/>